

Plataforma de Hardware Reconfigurable para el Diseño de Sistemas Digitales

Alexis Maximiliano Quiteros, Luis Alberto Guanuco, Sergio Daniel Olmedo

Centro Universitario de Desarrollo en Automoción y Robótica

Universidad Tecnológica Nacional

Facultad Regional Córdoba

Email: maximiliano.quinteros@gmail.com, lguanuco@electronica.frc.utn.edu.ar, solmedo@scdt.frc.utn.edu.ar

Resumen—La constante evolución de los sistemas electrónicos (digitales y analógicos) exige la búsqueda de nuevas herramientas para la formación académica. En el caso del diseño de sistemas digitales una excelente alternativa es el uso de placas de evaluación basadas en dispositivos lógicos programables (PLDs). En función de los requerimientos y necesidades académicas que demandan recursos de hardware, y las oportunidades concretas de desarrollar una plataforma personalizada a las necesidades plateadas es que se presenta una plataforma reconfigurable con especificaciones abiertas. Este diseño cuenta con periféricos básicos con que se pueda interactuar en la implementación de sistemas digitales, pero además cuenta con una FPGA que dispone de una gran cantidad de recursos internos para el uso en sistemas digitales avanzados que requieren gran capacidad de procesamiento. El proyecto se publica en forma libre (licencia GPL) buscando incentivar a otros grupos académicos en la modificación y adaptación de este trabajo a sus necesidades como así también proponer mejoras en versiones futuras de la plataforma.

I. INTRODUCCIÓN

Las áreas académicas vinculadas a la electrónica y la computación se encuentran en constante demanda de recursos educativos de hardware y software en virtud de potenciar los conocimientos de los estudiantes. En el caso de las tecnologías con poca difusión o implementación en la industria regional, la principal opción en la importación de plataformas educativas adquiridas a empresas destinadas a la manufacturación de sistemas embebidos. Estas plataformas comerciales se clasifican según su implementación por lo que no siempre cubren los requerimientos académicos. Por ejemplo, en el área de las técnicas digitales, los requerimientos de hardware para las cátedras iniciales difieren de las cátedras avanzadas. Esta situación presenta la oportunidad de desarrollar una plataforma a la medida de las necesidades de las instituciones académicas. Si se dispone de las especificaciones por parte de los docentes, la articulación de otras unidades académicas como laboratorios y grupos de investigación, es posible obtener un desarrollo que cubra las expectativas y aliente a la producción regional de plataformas educativas en un marco de transferencia de tecnología.

En el proceso de aprendizaje de las denominadas Técnicas Digitales necesariamente se debe implementar los diseños digitales. Desde el Álgebra de Bool, con operaciones digitales simples, hasta la implementación de un microprocesador son prácticas comunes de los sistemas digitales lógicos y

resulta fundamental su ejercitación para concluir el ciclo de enseñanza.

Al comienzo de la década de los 90s surgieron varios trabajos donde se planteaba la necesidad de una plataforma educativa orientada a la implementación de diseños lógicos digitales basados en PLDs. Los principales demandantes de estas plataformas eran diseñadores de arquitecturas de microprocesadores [1], desarrollos que años anteriores resultaban imposibles por el costo de la implementación en hardware. El avance en el proceso de integración de los circuitos integrados han llevado a que se desarrollen plataformas más complejas que ofrecen una gran cantidad de recursos de hardware. Al día de hoy se han generado varios proyectos desarrollados por instituciones académicas [2][3][4], otras con especificaciones abiertas [5][6] y también con fines comerciales [7]. Todos estos trabajos tienen algunas características en común:

- El dispositivo lógico programable base es una FPGA
- Memoria de programación de la FPGA
- Acceso de programación JTAG
- Software para interactuar con la plataforma desde una computadora
- Dos perfiles de diseño:
 - Para la implementación de sistemas lógicos generales
 - Orientado a un área específica

La caracterización anterior no es un intento de generalizar a todas las plataformas educativas basadas en PLDs, pero sí resulta útil para definir el perfil de la plataforma que se describe en este trabajo. Sin la especificación de a que usuarios se destina una plataforma, no se puede comenzar con el estudio de los diferentes dispositivos que se utilizarán. La Figura 1 ilustra una clasificación en bloques de los recursos que ofrecen diferentes plataformas basada en dispositivos PLDs. Donde a niveles iniciales en el estudio de la lógica digital se requieren periféricos básicos como ser llaves conmutadoras de los estados lógicos, dispositivos indicadores como diodos LED, etc. Mientras que a estudios más avanzados se requieren otros tipos de dispositivos como ser a un nivel medio controladores para display gráficos LCD/LED, comunicaciones entre varios dispositivos mediante SPI, I2C, etc. Y por últimos, en la formación de especialistas de sistemas embebidos, requieren recursos como interfaces físicos para ethernet, controladores HDMI, PS2, USB, etc.

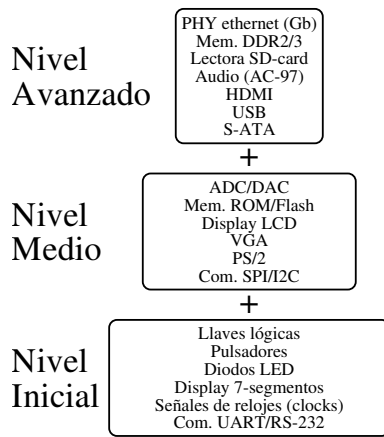


Fig. 1. Recursos de hardware en función de los niveles de aprendizaje.

La mayoría de las plataformas de evaluación comerciales son fabricadas en el exterior del país. Se han encontrado desarrollos nacionales pero no son comercializados sino usados en laboratorios universitarios. Entre las empresas fabricantes de sistemas embebidos basados en dispositivos PLDs, se destacan: Xilinx, Altera y Digilent. Los principales perfiles de sus desarrollos se encuentran orientados a,

- Sistemas de comunicaciones
- Procesamiento de Señales Digitales (DSP)
- Automovilismo

En la Figura 2 se pueden ver tres diferentes plataformas orientadas al diseño de sistemas digitales ¹. Los recursos de hardware que ofrecen estos desarrollos son:

- FPGA
- Memoria de programación de la FPGA
- Periféricos básicos (LEDs, display, pulsadores, llaves, etc.)
- Puerto USB
- Puerto para módulos externos
- Puerto para propósitos generales
- Varias señales de reloj (clock)
- VGA y PS/2
- Memorias ROM/RAM
- ADC/DAC

En nuestra región la tecnología PLDs se encuentra en su auge hace unos años. Instituciones gubernamentales de defensa [8], aeroespaciales, comunicaciones [9] están implementando dispositivos como FPGAs y CPLDs en sus diseños. Además existe una constante actualización por parte de las instituciones académicas en los programas analíticos de las carreras relacionadas a los sistemas embebidos [10].

En base al planteamiento anterior lleva al desarrollo de la Plataforma de Hardware Reconfigurable (PHR). Esta plataforma es un proyecto a medida de las necesidades en la enseñanza de los sistemas digitales lógicos en las cátedras

¹Alguna de estas plataformas disponen de módulos conversores ADC y DAC, por lo que se podría decir que también permiten la implementación de sistemas analógicos en dominio discreto.

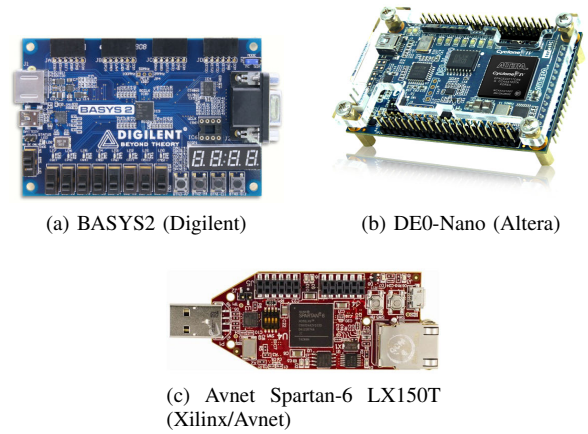


Fig. 2. Plataformas de desarrollo educativas basadas en FPGAs (Comerciales)

iniciales. Ofrece recursos básicos para que los estudiantes interactúen con la tecnología de los dispositivos PLDs, pero también dispone de puertos para conectar otros recursos físicos permitiendo que estudiantes avanzados puedan hacer uso de ellas sin limitaciones. Además al ser publicado bajo licencia libre/abierta permitirá a que el diseño, o parte de él, sirva como referencias a otras instituciones académicas que se encuentren en búsqueda de una plataforma para implementar en sus diferentes cátedras.

II. ELECCIÓN DEL PLD

III. INTERFAZ JTAG

A. Hardware

B. Software

IV. CARACTERÍSTICAS

A. Periféricos

B. Potencia

V. SOFTWARE

A. XC3Prog

B. OpenOCD

VI. IMPLEMENTACIÓN

VII. CÓDIGO ABIERTO

VIII. DISCUSIÓN

Existen dos formas de solventar esta demanda, la primera opción es la adquisición de estos recursos a empresas que ofrecen plataformas educativas que cumplan con las especificaciones, pero aquí se presenta una segunda opción que es generar estas plataformas personalizadas a las necesidades de la región. Actualmente se dispone de los conocimientos necesarios para emprender un ciclo de trabajo donde las mismas unidades académicas cubren sus demandas a través de diferentes espacios como son los grupos de investigación y laboratorios

IX. CONCLUSIONES

ACKNOWLEDGMENT

The authors would like to thank...

REFERENCES

- [1] Hiroyuki Ochi, *ASaver.1: An FPGA-Based Education Board for Computer Architecture/system Design*, Design Automation Conference 1997. Proceeding of the ASP-DAC'97. Asia and South Pacific. January 1997.
- [2] C. Chang, C. Huang, Y. Lin, Z. Huang and T. Hu, *FPGA Platform for CPU Design and Applications*, 5th. IEEE Conference on Nanotechnology. Nagoya, Japan. July 2005.
- [3] D. Kang, S. Hwang, K. Jhang, K. Yi, *A Low Cost and Interactive Rapid Prototyping Platform For Digital System Design Education*, IEEE International Conference on Microelectronic Systems Education, MSE'07. 2007.
- [4] J. Xing, W. Zhao and H. Hu, *An FPGA-Based Experiment Platform for Multi-Cores System*, 9th. International Conference for Young Computer Scientistis, ICYCS'08. 2008.
- [5] A. Cicuttin, M. Crespo, A. Shapiro, N. Abdallah, *Building an Evolvable Low-Cost HW/SW Educational Platform – Application to Virtual Instrumentation*, IEEE International Conference on Microelectronic Systems Education, MSE'07. 2007.
- [6] J. Lockwood, N. McKeown, G. Watson, G. Gibb, P. Hartke, J. Naous, R. Raghuraman and J. Luo, *NetFPGA - An Open Platform for Gigabit-rate Network Switching and Routing*, IEEE International Conference on Microelectronic Systems Education, MSE'07. 2007.
- [7] Z. Qingguo, Y. Qi, L. Chanjuan, H. Bin, *Port Embedded Linux to XUP Virtex-II For Development Board*, IEEE. 2009.
- [8] Instituto de Investigación Científica y Técnicas para al defensa (CITEDEF), *Radar Láser*, url: <http://www.citedef.gob.ar/i-d/laser/>.
- [9] J. Siman, G. Jaquenod and H. Mascialino, *Fpga-Based Transmit/Receive Distributed Controller for the TR Modules of an L Band Antenna (SAR)*, 4th. Southern Conference on Programmable Logic, 2008.
- [10] P. Cayuela, *Actualización de la currícula – Incorporación de la lógica programable en ingeniería*, Jornada de Investigación y Desarrollo en Ingeniería de Software (JIDIS'07). Córdoba Argentina. 2007.