



Interfáz gráfica de usuario PHR GUI v0.1

Guía de Instalación y uso

Documento versión BETA
Abril de 2013

Contenidos

1. Introducción	2
2. Instalación	2
2.1. MS Windows	2
2.1.1. Windows XP	3
2.2. Linux	4
3. Uso de la interfaz	4
3.1. Configuración de la FPGA	5
3.2. Programación de la PROM	5
3.3. Interpretación de las salidas de texto	6
4. Soluciones a problemas frecuentes	7

1. Introducción

Para transferir el diseño que realiza el usuario a la FPGA es necesario establecer una comunicación entre la computadora donde se sintetiza el proyecto y la FPGA de la placa PHR. En bajo nivel la computadora se comunica a través de un puerto USB con el chip FT2232D de la placa OOCDDLink que luego se conecta mediante interfaz JTAG con la FPGA y la PROM. Subiendo en el nivel de abstracción es necesario un software que tome un archivo generado por la herramienta de síntesis y lo envíe a través de los drivers del sistema operativo al dispositivo concreto.

PHR GUI es una interfaz gráfica que permite al usuario transmitir los datos de una manera muy sencilla sin la necesidad de tener que sumirse en los pormenores de la transferencia del fichero. Si bien este es el software con el que interactúa el usuario tiene que considerarse simplemente como un front-end para la aplicación que hace el verdadero trabajo. Esta es la denominada xc3sprog.

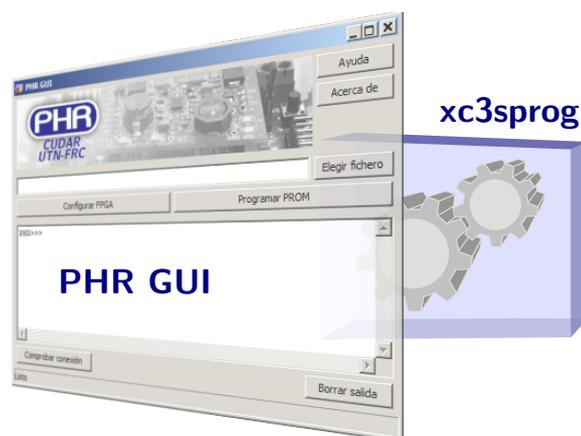


Figura 1: PHR GUI es una interfaz que facilita el uso de xc3sprog.

Xc3sprog¹ es en realidad un conjunto de aplicaciones de licencia libre que funciona en línea de comandos y sirve para programar mediante JTAG varios dispositivos. Su nombre hace referencia a que inicialmente fue diseñado para la familia de FPGA Spartan-3 de Xilinx. Sin embargo se ha extendido el manejo a otros tipos de dispositivos que incluyen otras FPGAs, CPLDs, XCF flash PROMs, microprocesadores AVR de Atmel y memorias flash SPI. Xc3sprog soporta varios cables JTAG, incluyendo cables de puerto paralelo y programadores USB.

Es además capaz de funcionar con los drivers propietarios del chip FT2232D o con la librería libre libUSB. Se encuentra disponible para los sistemas Linux y Windows.

2. Instalación

2.1. MS Windows

Actualmente PHR GUI para Windows funciona con los drivers propietarios ofrecidos por el fabricante del chip FT2232D, Future Technology Devices International.

El procedimiento general para hacer correr la aplicación en los sistemas Windows consiste en primero descargar los drivers propietarios del FT2232D. Luego instalarlos para poder conectar la placa OOCDDLink. Por último instalar la PHR GUI v0.1 que distribuye los binarios de xc3sprog.

A continuación se desarrolla el procedimiento específico para Windows XP.

¹<http://xc3sprog.sourceforge.net/>

2.1.1. Windows XP

Necesitará el hardware PHR y los siguientes paquetes de software:

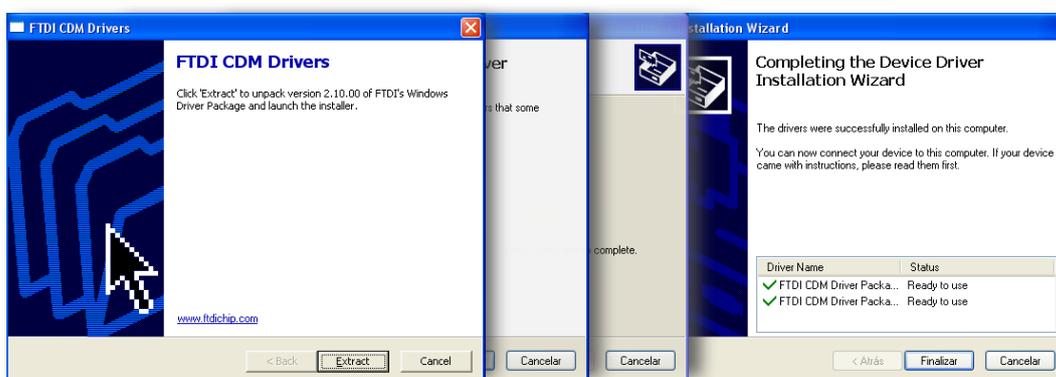
Drivers D2XX: Son los drivers provistos por FTDI y están disponibles en distintas formas. Este manual ejemplifica la instalación con la versión ejecutable. En particular se usa el archivo CDM v2.10.00 WHQL Certified.exe, pero se recomienda la versión mas nueva al momento de la descarga.

Para descargarlo consulte: <http://www.ftdichip.com/Drivers/>. En la misma página puede ver el procedimiento mas detallado de instalación.

Instalador de PHR GUI v0.1: Se puede obtener de la sección de descargas en el sitio web del proyecto: <http://opencores.org/project,phr,downloads>.

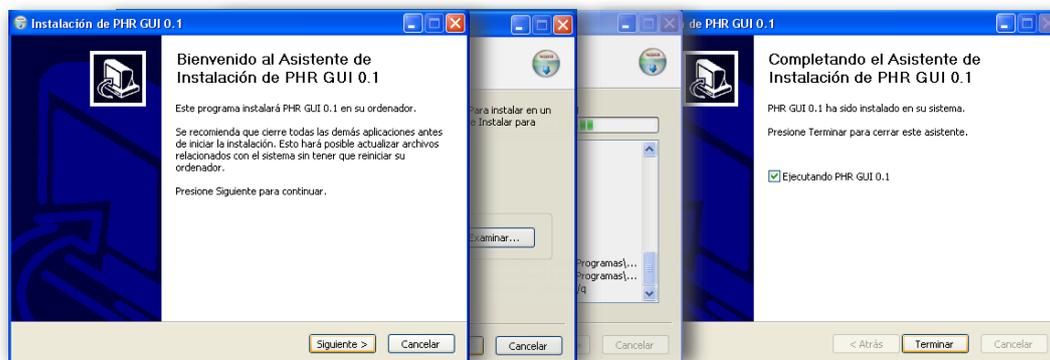
Procedimiento:

1. Ejecutar el asistente de instalación de los drivers D2XX. Esto prepara al sistema para que en el próximo paso se reconozcan los controladores de una forma mas sencilla.



Si Windows le muestra una advertencia de que el software no supera la prueba de compatibilidad con Windows XP elija *Contribuar*.

2. Conectar la PHR al USB
PICTURES MISSING
3. Ejecutar el instalador de PHR GUI v0.1.



Una vez terminado el asistente puede optar por abrir el programa que debe estar listo para ser utilizado.

2.2. Linux

La instalación en los sistemas Linux no es necesaria ya que PHR GUI v0.1 está desarrollada en el lenguaje Python 2.7.6 y las distribuciones Linux incluyen un interprete Python. Sin embargo hay que seguir una serie de pasos que están relacionados en su mayoría con el software xc3sprog. Se describe el procedimiento general:

1. Obtenga los binarios de xc3sprog. Para esto hay dos opciones:
 - a) Descargar desde la web los binarios ya compilados para la arquitectura específica (<http://sourceforge.net/projects/xc3sprog/>).
 - b) Descargar desde la web o a través de svn el código fuente del proyecto y compilarlo manualmente.

Nota: Xc3sprog hace uso de los paquetes *usblib* y *libftdi*.

2. Desde el sitio web de PHR descargue PHR GUI v0.1 para Linux.
3. Descomprima el archivo anterior.

```
user@host:phr-gui$ comando para descomprimir
cd ./phr-gui/
chmod +x phr-gui.py
```

4. xc3sprog link

```
link
```

5. ejecucion del programa

3. Uso de la interfaz

Para poder transferir el diseño a la placa el usuario debe realizar la síntesis del proyecto y generar un archivo en formato BIT que es el formato por defecto de Xilinx.

Una vez obtenido el fichero, la PHR ofrece dos posibilidades al momento de descargar el diseño sobre la FPGA. Un método consiste en transferir los datos directamente a la FPGA (*configuración de la FPGA*) y el otro método consiste en transferirlos a la PROM (*programación de la PROM*). El primero es mucho mas rápido pero debido a la volatilidad de la FPGA tiene la desventaja de que se pierde el diseño una vez que el circuito es desenergizado. Contrariamente, el segundo es un procedimiento mas lento pero su ventaja radica en que los datos se conservan en los sucesivos ciclos de encendido y apagado.

La forma en que se setea la FPGA para que ésta tome los datos de una u otra fuente es mediante un selector en donde un jumper se cambia de posición. El hecho se ilustra en la Fig. 2. Luego el usuario debe interactuar con la interfaz PHR GUI (ver Fig. 3) para que la computadora efectivamente envíe los datos correspondientes.

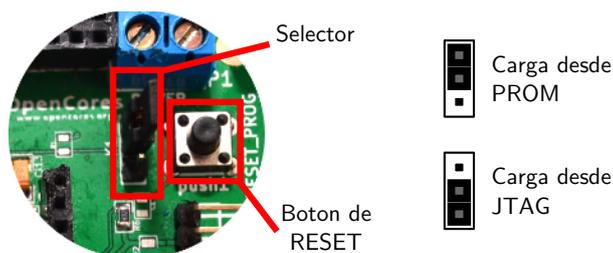


Figura 2: Selección de la fuente de carga.



Figura 3: Interfaz de usuario PHR GUI.

3.1. Configuración de la FPGA

Procedimiento para transferir el diseño a la FPGA:

1. Coloque el jumper de la PHR para que la FPGA cargue desde JTAG (ver Fig. 2).
2. Elija el archivo BIT que desea transferir desde el diálogo que surge al presionar el botón *Elegir fichero*.
3. Luego presione el botón *Configurar FPGA*.
4. El software xc3sprog es invocado y PHR GUI muestra su salida.
5. El diseño debe comenzar a funcionar una vez terminado el proceso de descarga.

3.2. Programación de la PROM

Procedimiento para transferir el diseño a la PROM:

1. Coloque el jumper de la PHR para que la FPGA cargue desde PROM (ver Fig. 2).
2. Elija el archivo BIT que desea transferir desde el diálogo que surge al presionar el botón *Elegir fichero*.
3. Presione el botón *Programar PROM*.
4. El software xc3sprog es invocado y PHR GUI muestra su salida.
5. Una vez terminado el proceso de programación, presione el botón de RESET en la placa PHR (ver Fig. 2) para que la FPGA cargue el diseño.

3.3. Interpretación de las salidas de texto

Comprobar conexión

Para verificar que el hardware esté bien conectado se puede recurrir al botón *Comprobar conexión*. Al presionarlo se espera una salida como la siguiente:

```
PHR>>> ./xc3sprog -c ftdiphr
XC3SPROG (c) 2004-2011 xc3sprog project $Rev: 164 $ OS: Linux
Free software: If you contribute nothing, expect nothing!
Feedback on success/failure/enhancement requests:
    http://sourceforge.net/mail/?group_id=170565
Check Sourceforge for updates:
    http://sourceforge.net/projects/xc3sprog/develop

Using Libftdi,
JTAG loc.: 0  IDCODE: 0x02218093  Desc:      XC3S200A Rev: A  IR length: 6
JTAG loc.: 1  IDCODE: 0xd5045093  Desc:      XCF02S  Rev: M  IR length: 8
```

Lo importante son las dos últimas líneas en donde se reconocen 2 elementos en la cadena JTAG. En la posición 0 con ID 0x02218093 se encuentra la FPGA (XC3S200A). En la posición 1 con ID 0xd5045093 se encuentra la PROM (XCF02S).

Configurar FPGA

```
luis@luis-laptop:build$ ./xc3sprog -v -c ftdiphr -p 0 /media/datos3/temp/
xilinx_projects/PHRprojects/test1/test1_top.bit:w:0:BIT
XC3SPROG (c) 2004-2011 xc3sprog project $Rev: 164 $ OS: Linux
Free software: If you contribute nothing, expect nothing!
Feedback on success/failure/enhancement requests:
    http://sourceforge.net/mail/?group_id=170565
Check Sourceforge for updates:
    http://sourceforge.net/projects/xc3sprog/develop

Using devlist.txt
Using cablelist.txt
Cable ftdiphr type ftdi VID 0x0403 PID 0x6010 dbus data 00 enable 0b cbus data
00 data 00
Using Libftdi, Using JTAG frequency 6.000 MHz from undivided clock
JTAG chainpos: 0 Device IDCODE = 0x02218093 Desc: XC3S200A
Created from NCD file: test1_top.ncd;UserID=0xFFFFFFFF
Target device: 3s200avq100
Created: 2014/03/19 18:31:15
Bitstream length: 1196128 bits
DNA is 0x95cde80efb9ba0fe
done. Programming time 288.0 ms
USB transactions: Write 83 read 9 retries 18
```

Programar PROM

```
luis@luis-laptop:build$ ./xc3sprog -v -c ftdiphr -p 1 /media/datos3/temp/
xilinx_projects/PHRprojects/test1/output/Untitled.mcs:w:0:IHEX
XC3SPROG (c) 2004-2011 xc3sprog project $Rev: 164 $ OS: Linux
Free software: If you contribute nothing, expect nothing!
Feedback on success/failure/enhancement requests:
    http://sourceforge.net/mail/?group_id=170565
Check Sourceforge for updates:
    http://sourceforge.net/projects/xc3sprog/develop

Using devlist.txt
Using cablelist.txt
Cable ftdiphr type ftdi VID 0x0403 PID 0x6010 dbus data 00 enable 0b cbus data
00 data 00
Using Libftdi, Using JTAG frequency 6.000 MHz from undivided clock
```

```
JTAG chainpos: 1 Device IDCODE = 0xd5045093      Desc: XCF02S
Erasing.....done
Erase time 3158.5 ms
Programming does not end at block boundary (nbits = 1196432), padding
Programming block 292/ 293 at XCF frame 0x2480.done
Programming time 3236.6 ms
Verify block 292/ 293 at XCF frame 0x2480
Success! Verify time 938.0 ms
USB transactions: Write 903 read 890 retries 2040
```

4. Soluciones a problemas frecuentes

Problema: [Windows] Cualquiera de los tres botones, Configurar FPGA, Programar PROM o Comprobar conexión, invocan comandos pero no producen salida alguna

Solución: Si la placa OOCDFLink no se conectó nunca en la computadora, posiblemente sea necesario instalar la librería para que xc3sprog funcione correctamente. Consulte la sección 2 para instalar la placa.

Problema:

Solución: