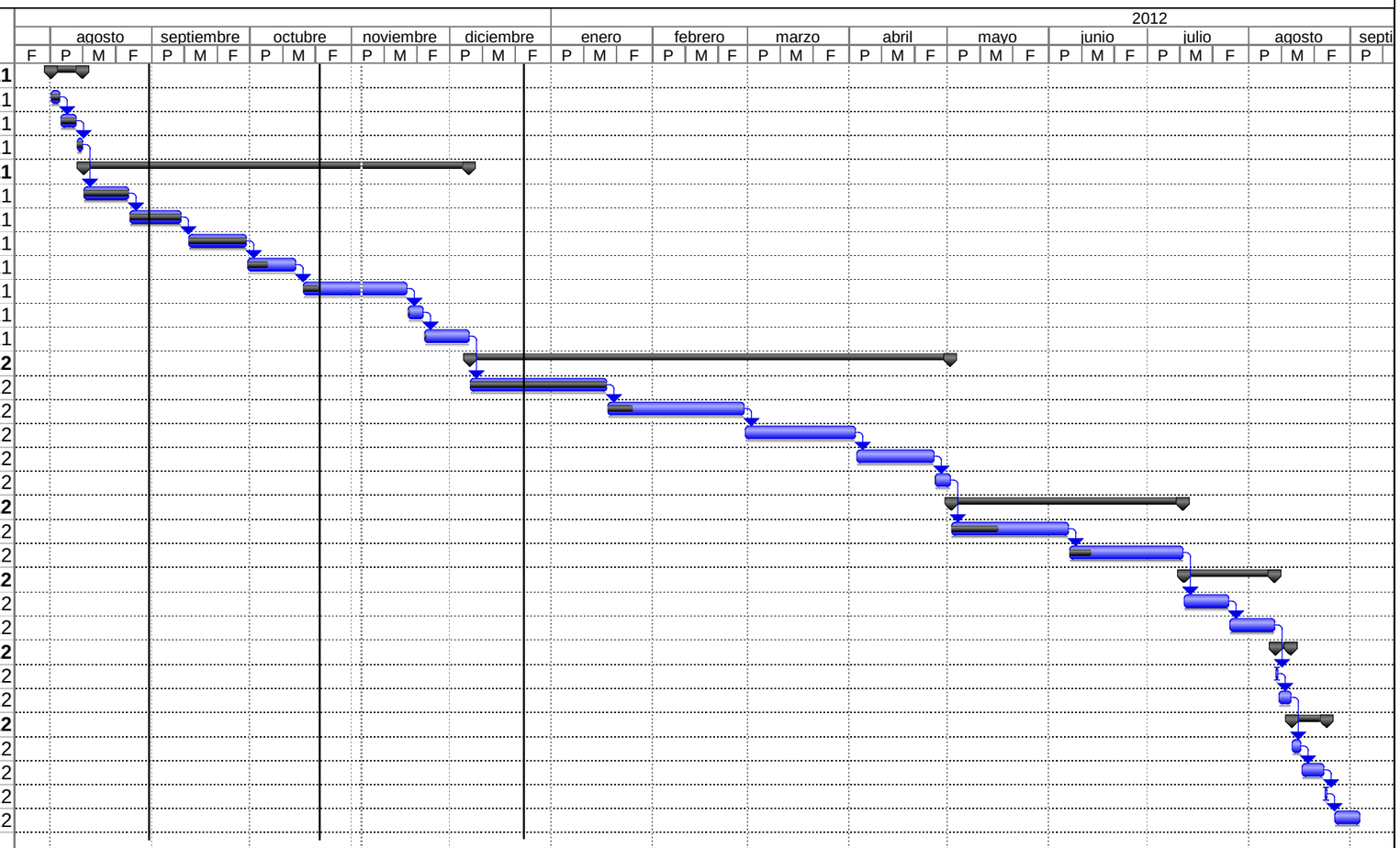
Universidad Tecnológica Nacional
Facultad Regional Córdoba
DEPARTAMENTO DE INGENIERÍA ELECTRÓNICA

Id	Nombre de tarea	Duración	Comienzo	Fin
1	**Investigación**	**8 días**	**lun 01/08/11**	**mié 10/08/11**
2	Desarrollos internacionales	3 días	lun 01/08/11	mié 03/08/11
3	Desarrollos nacionales	3 días	jue 04/08/11	lun 08/08/11
4	Recopilación de documentación	2 días	mar 09/08/11	mié 10/08/11
5	**Placa FPGA**	**84 días**	**jue 11/08/11**	**mar 06/12/11**
6	FPGA a utilizar	10 días	jue 11/08/11	mié 24/08/11
7	Memoria de prog. FPGA	12 días	jue 25/08/11	vie 09/09/11
8	Circuito de alimentación	14 días	lun 12/09/11	jue 29/09/11
9	Pinout placa FPGA	11 días	vie 30/09/11	vie 14/10/11
10	Diseño de placa FPGA	24 días	lun 17/10/11	jue 17/11/11
11	Documentación modo de prog.	3 días	vie 18/11/11	mar 22/11/11
12	Documentación Placa FPGA	10 días	mié 23/11/11	mar 06/12/11
13	**Placa BASE**	**105 días**	**mié 07/12/11**	**mar 01/05/12**
14	USB/JTAG	30 días	mié 07/12/11	mar 17/01/12
15	Periféricos	30 días	mié 18/01/12	mar 28/02/12
16	Circuito de alimentación	24 días	mié 29/02/12	lun 02/04/12
17	Diseño de placa BASE	18 días	mar 03/04/12	jue 26/04/12
18	Documentación Placa BASE	3 días	vie 27/04/12	mar 01/05/12
19	**Importación**	**51 días**	**mié 02/05/12**	**mié 11/07/12**
20	Importación de placas	26 días	mié 02/05/12	mié 06/06/12
21	Importación de componentes	25 días	jue 07/06/12	mié 11/07/12
22	**Armado de placas**	**20 días**	**jue 12/07/12**	**mié 08/08/12**
23	Armado de placas FPGA	10 días	jue 12/07/12	mié 25/07/12
24	Armado de placas BASE	10 días	jue 26/07/12	mié 08/08/12
25	**Testeo**	**3 días**	**jue 09/08/12**	**lun 13/08/12**
26	Medición de potencia	1 día	jue 09/08/12	jue 09/08/12
27	Documentación	2 días	vie 10/08/12	lun 13/08/12
28	**Documentación**	**9 días**	**mar 14/08/12**	**vie 24/08/12**
29	Placa FPGA	3 días	mar 14/08/12	jue 16/08/12
30	Placa BASE	5 días	vie 17/08/12	jue 23/08/12
31	Edición y formato de documentos	1 día	vie 24/08/12	vie 24/08/12
32	Transferencia	6 días	lun 27/08/12	lun 03/09/12



Proyecto: Plataforma de Hardware Reconfigurable.
Fecha: vie 04/11/11
Porcentaje Realizado: 37%

Tarea		Resumen		Progreso resumido		Resumen del proyecto	
Progreso		Tarea resumida		División		Agrupar por síntesis	
Hito	◆	Hito resumido	◇	Tareas externas		Fecha límite	⇩