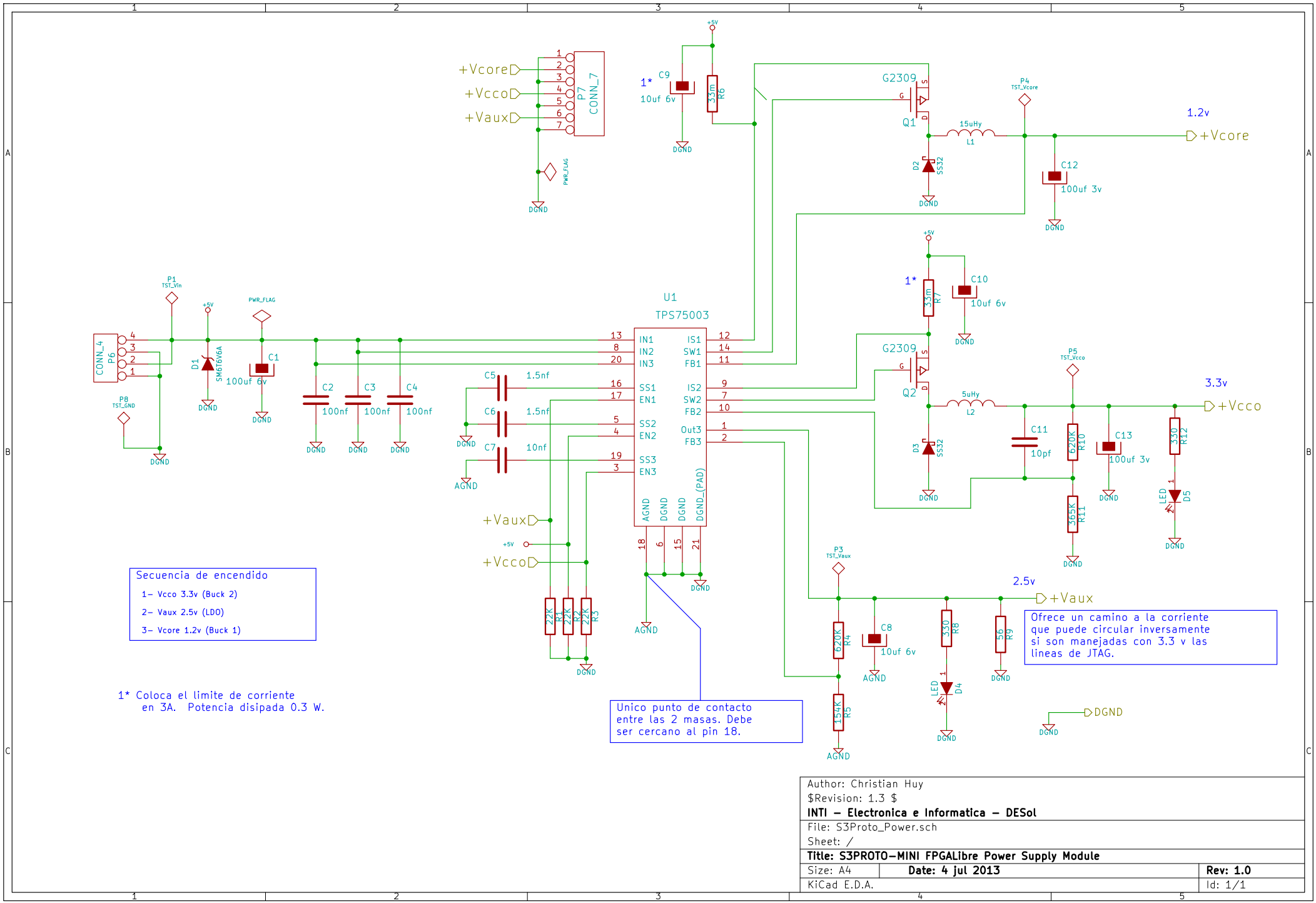
+Vcore
+Vcco
+Vaux
P7
CONN_7
PWR_FLAG
DGND
1*
C9
10uf 6v
33m
R6
+5V
G2309
Q1
15uHy
L1
P4
TST_Vcore
1.2v
+Vcore
D2
SS32
C12
100uf 3v
U1
TPS75003
IN1
IN2
IN3
IS1
SW1
FB1
IS2
SW2
FB2
Out3
FB3
SS1
EN1
SS2
EN2
SS3
EN3
AGND
DGND
DGND_(PAD)
P1
TST_Vin
P6
CONN_4
P8
TST_GND
D1
SM6T6V8A
C1
100uf 6v
C2
100nf
C3
100nf
C4
100nf
C5
1.5nf
C6
1.5nf
C7
10nf
1*
33m
R7
C10
10uf 6v
G2309
Q2
5uHy
L2
P5
TST_Vcco
3.3v
+Vcco
D3
SS32
C11
10pf
620K
R10
365K
R11
C13
100uf 3v
330
R12
LED
D5
P3
TST_Vaux
2.5v
+Vaux
620K
R4
C8
10uf 6v
330
R8
56
R9
LED
D4
154K
R5
22K
R1
22K
R2
22K
R3
Secuencia de encendido
1- Vcco 3.3v (Buck 2)
2- Vaux 2.5v (LDO)
3- Vcore 1.2v (Buck 1)
1* Coloca el limite de corriente
en 3A. Potencia disipada 0.3 W.
Unico punto de contacto
entre las 2 masas. Debe
ser cercano al pin 18.
Ofrece un camino a la corriente
que puede circular inversamente
si son manejadas con 3.3 v las
lineas de JTAG.
Author: Christian Huy
$Revision: 1.3 $
INTI – Electronica e Informatica – DESol
File: S3Proto_Power.sch
Sheet: /
Title: S3PROTO-MINI FPGALibre Power Supply Module
Size: A4
Date: 4 jul 2013
Rev: 1.0
KiCad E.D.A.
Id: 1/1